Réseau des Electroniciens

 **Initiation à la programmation FPGA au travers de Travaux Pratiques**

Date : mardi 6 décembre 2022

Lieu : Centre de Recherche en Neurosciences de Lyon

 UMR 5292 Bat Neurocampus

95 Bd Pinel 69500 Bron

# **RÉFÉRENCE DU DEMANDEUR**

[ ]  Madame [ ] Monsieur **Nom de famille        Prénom **

 **Mèl. Professionnel** 

|  |
| --- |
| [ ] Vous êtes agent titulaire - rémunéré par le CNRSDélégation  Corps             N° d’agent  |

|  |
| --- |
| [ ] Vous êtes personnel non permanent – rémunéré par le CNRSDélégation        [ ]  Doctorant [ ]  Post-doctorant [ ]  CDD chercheur [ ]  CDD IT *Niveau de recrutement* [ ]  IR [ ]  IE [ ]  AI [ ]  T [ ]  AJT[ ]  Autre (préciser)        |

|  |
| --- |
| [ ] Vous êtes personnel **non rémunéré** par le CNRSStatut        Grade       [ ]  Enseignant-chercheur [ ]  Ingénieur [ ]  Technicien [ ]  Administratif [ ]  Doctorant [ ]  Post-doctorant[ ]  CDD [ ]  Autre (préciser)  Employeur  [ ]  Privé [ ]  Public Nom       Adresse             |
|  |

# **Votre unité / Votre entreprise**

Intitulé/ Nom «  Code » et adresse 